Dispositif de redressement synchrone et machine électrique synchrone mettant en œuvre le dispositif

L'invention concerne un dispositif de redressement synchrone du type pont en H alimentant une machine électrique synchrone.

L'invention concerne aussi une machine électrique synchrone polyphasée prévue pour travailler en mode moteur et en mode générateur, par exemple un alterno démarreur de véhicule automobile.

Une machine électrique synchrone polyphasée, par exemple un moteur à reluctance variable, comporte (voir en figure 1) un rotor 1, un aimant permanent ou équivalent, solidaire d'un axe 2 contrôlé en rotation angulaire, et un stator 3 ayant une pluralité de pôles saillants 4 opposés deux à deux et correspondant aux phases de la machine. La structure ferromagnétique du stator comporte des bobines 5 alimentées en courant électrique pour induire un champ magnétique orientant le rotor.

L'alimentation en courant électrique des bobines, généralement une batterie 20, dont la sortie est filtrée par un filtre 30 délimité par une ligne fermée discontinue comportant une self 350 et un condensateur 360, est contrôlée séparément dans chaque bobine grâce à un dispositif de redressement synchrone comportant un pont en H 10 situé entre la batterie et la masse de façon à créer un champ tournant entraînant le rotor à la même vitesse dite de synchronisme.

Le pont en H 10 délimité par une ligne fermée discontinue comporte deux liaisons électriques parallèles 11 et 12 formant les branches verticales d'un H, chaque liaison 11, 12 comportant deux interrupteurs électroniques 21, 31 et 22, 32, séparés par un point milieu 13 ou 14, les points milieux 13 et 14 de ces liaisons étant reliés entre eux par la bobine 5 d'une phase de la machine.

Dans une forme de réalisation courante du pont en H, généralement retenue en raison de sa simplicité, les interrupteurs peuvent être des transistors 23, 34, et des diodes 33, 24, comme dans l'exemple de la figure 1, les diodes et les transistors étant situés en diagonale.

Les transistors 23 et 34 sont commandés par un circuit électronique 40 pour autoriser le passage du courant dans la bobine 5 tandis que les diodes 33 et 24 agissent en interrupteurs spontanés et permettent d'absorber l'énergie emmagasinée dans ladite

bobine. Ce type de fonction nement est dit asynchrone.

Mais les diodes, qui présentent des courants de fuite importants, entraînent une perte d'énergie non négligeable, même à l'arrêt, et le rendement global de la machine peut s'en trouver limité jusqu'à 85%.

De plus, les interrupteurs sont préalablement déterminés pour être toujours commandés ou être toujours « spontanés », et les pertes d'énergie dans le pont en H s'en trouvent déséquilibrées, ce qui nuit à la fiabilité de la machine.

Un alterno-démarreur est par exemple constitué d'une machine synchrone à réluctance variable comportant un pont en H et pouvant travailler en modes générateur et moteur, selon les commandes synchrones et asynchrones qui sont successivement imposées aux interrupteurs 21, 22, 31, 32.

Commandé en générateur, il transforme une partie de l'énergie mécanique disponible sur l'arbre moteur en énergie électrique pour alimenter l'installation électrique du véhicule et recharger la batterie à travers les diodes, donc en mode asynchrone.

Commandé en moteur, il transforme l'énergie électrique disponible sur la batterie, en énergie mécanique soit pour démarrer le moteur thermique du véhicule, auquel cas il assure la fonction démarreur, soit pour l'aider à froid, soit pour exécuter la fonction dite « stop and go » d'arrêts et de redémarrages fréquents, en ville notamment.

Dans ce dernier cas, ce sont surtout les transistors, commandés en mode synchrone, qui transmettent l'énergie de la batterie aux bobines du stator, occasionnellement, et sur de courtes durées.

Cette machine synchrone doit être très fiable.

Pour améliorer le rendement énergétique global et la fiabilité de la machine cidessus, on peut chercher à perfectionner les ponts en H en dissociant les circuits qui assurent la puissance en mode moteur de ceux qui assurent celle en mode générateur. En effet, puisqu'ils ne fonctionnent pas simultanément, on peut les séparer et les perfectionner dans leurs fonctions essentielles de façon spécifique. Mais cette solution serait coûteuse.

La demanderesse a choisi une voie différente plus économique et propose une machine du type ci-dessus capable d'assurer les fonctionnements en modes moteur et générateur par les mêmes ponts en H tout en y évitant les pertes d'énergie dues aux courants de fuite des diodes et en améliorant sa fiabilité globale.

A cet effet, l'invention concerne tout d'abord un dispositif (10) de redressement synchrone du type pont en H alimentant une bobine (5) d'une phase d'une machine synchrone, comportant quatre interrupteurs (21, 31, 22, 32) disposés sur les liaisons électriques (11, 12) de ce pont en H et destinés à être commandés par un circuit électronique (40), caractérisé par le fait que chaque interrupteur comporte au moins un transistor (T1) commandé en diode ou non par le circuit électronique (40) selon que l'intensité I du courant traversant la bobine dépasse ou non un seuil S prédéterminé.

En supprimant les diodes, on évite la perte d'énergie due à leur courant de fuite, ce qui contribue à une première amélioration du rendement global de la machine synchrone.

De préférence, chaque interrupteur est constitué d'un certain nombre de transistors en parallèle, ledit nombre étant déterminé par la puissance à débiter dans l'interrupteur.

L'optimisation du nombre de transistors en fonction de la puissance améliore encore le rendement global de la machine. Plus qu'une amélioration de sa fiabilité, grâce à la redondance des transistors ainsi obtenue par leur mise en parallèle, on améliore même sa sécurité de fonctionnement.

Notamment, les nombres de transistors opérationnels dans les interrupteurs peuvent être choisis par le circuit électronique lui-même pour améliorer le rendement de la machine synchrone dans les modes moteur ou générateur de son fonctionnement.

Avantageusement, les transistors sont tous identiques, ce qui est moins coûteux pour la fabrication industrielle de la machine.

Avantageusement encore, les transistors sont des MOS.

L'invention concerne aussi une machine électrique synchrone polyphasée, avec par phase une bobine alimentée, par une alimentation continue, sous le contrôle d'un dispositif de redressement synchrone du type ci-dessus comportant quatre interrupteurs commandés par un circuit électronique, machine caractérisée par le fait que le circuit électronique est agencé pour commander les quatre interrupteurs par paires distinctes, chaque paire étant constituée de deux des quatre interrupteurs, toujours choisis en série avec ladite bobine, toutes les paires étant alternativement commandées soit pour alimenter la bobine en courant direct ou inverse, soit pour restituer l'énergie y emmagasinée.

En utilisant un dispositif de redressement synchrone du type vu précédemment, on améliore le rendement de la machine jusqu'à 95%.

En inversant alternativement les rôles des paires d'interrupteurs, on banalise les fonctions desdits interrupteurs et on y équilibre les pertes dans le temps, ce qui améliore la fiabilité du pont en H, donc de la machine synchrone.

De préférence, un capteur de courant étant prévu sur le circuit de la bobine, le circuit électronique est agencé pour commander une paire d'interrupteurs en mode synchrone si le courant dans la bobine est supérieur en valeur absolue a un seuil prédéterminé, sinon en mode asynchrone, les transistors concernés n'intervenant alors que par leur diode interne, les deux autres interrupteurs étant commandés fermés.

Avantageusement, le circuit électronique de commande des interrupteurs est agencé pour décaler les commandes desdits interrupteurs dans le temps lors du changement de mode pour éviter la mise en court circuit de l'alimentation continue.

De préférence encore, la machine synchrone comporte sur son rotor un capteur de position du rotor relié au circuit électronique, et le circuit électronique est agencé pour commander la machine synchrone polyphasée en fonction de la position du rotor selon un mode moteur ou un mode générateur, conformément à une information d'utilisation délivrée par le calculateur moteur d'un véhicule automobile.

L'invention sera mieux comprise à l'aide de la description suivante d'une forme préférée de réalisation du dispositif de redressement synchrone et de la machine électrique synchrone équipée du dispositif de redressement synchrone selon l'invention, en référence au dessin annexé, sur lequel :

- la figure 1 représente un schéma par blocs fonctionnels d'une machine électrique synchrone ordinaire,
- la figure 2 est le même schéma pour une machine électrique synchrone équipé de son dispositif de redressement synchrone conforme à l'invention,
- la figure 3 est un schéma électrique d'un interrupteur électronique entrant dans la réalisation du dispositif de redressement synchrone selon l'invention,
- la figure 4 est un chronogramme de fonctionnement du dispositif de redressement synchrone selon l'invention,
- la figure 5 est un chronogramme de fonctionnement du même dispositif mis en œuvre dans la machine électrique synchrone selon l'invention, et
- la figure 6 est un chronogramme de la commande des interrupteurs pour éviter la mise en court circuit de l'alimentation continue.

En référence à la figure 2, la machine électrique synchrone polyphasée comporte tous les éléments de la machine de la figure 1 vus plus haut : une batterie 20, un filtre 30, un dispositif de redressement synchrone, ici un pont en H 10, un circuit électronique 40, ici un circuit logique programmable, un moteur 50 délimité par une ligne fermée discontinue avec un rotor 1 tournant autour d'un axe 2 et un stator 3 comportant des pôles 4 et des bobines 5 dont les bornes relient les points milieux 13 et 14 des ponts en H 10 correspondants, dont un seul est représenté sur les figures 1 et 2.

En plus, la machine comporte sur chaque bobine 5 un capteur de courant 45 délivrant une information sur le courant I circulant dans la bobine, indiquant la valeur et le sens du courant, et aussi si le courant I est, en valeur absolue, plus petit ou plus grand qu'un seuil prédéterminé S.

Enfin, le circuit logique programmable 40 reçoit une information  $\theta$  sur la position angulaire du rotor 1 sur son axe 2, délivrée par un capteur angulaire 42, et des informations M provenant du calculateur moteur du véhicule (non représenté).

En fonction de ces informations, le circuit logique programmable 40 commande le pont en H 10 par des liaisons électriques 41 agissant sur les quatre interrupteurs 21, 22, 31, 32.

Les quatre interrupteurs sont tous structurellement identiques. Un interrupteur 21, 22, 31, 32, comporte, en référence à la figure 3, n transistors T1, ..., Tn identiques mis en parallèles entre leur entrée 27, 28, 37, 38 et leur sortie 25, 26, 35, 36. On peut par exemple choisir n de 3 à 5, ou plus, les transistors d'un interrupteur pouvant être commandés simultanément par une commande unique 41 ou séparément par des commandes 411 à 41n, le nombre des transistors à commander étant optimisé suivant les modes de fonctionnement de la machine et la puissance à transmettre.

Comme transistors, on peut choisir des MOS.

Les commandes des interrupteurs vont maintenant être expliquées.

En référence aux figures 2 et 4, lors d'une alternance A1, les quatre interrupteurs 21, 31, 22, 32 du pont en H 10 étant respectivement désignés par les repères habituels MHS, DLS, DHS, MLS (comme MOS High / Low Side et Diode High / Low Side, malgré l'absence de diodes et la banalisation des fonctions des interrupteurs), sont commandés selon N phases, ici, dans l'exemple, N étant égal à six phases φ1 à φ6 successives :

- φ1: MHS et MLS commandés fermés, DHS et DLS commandés en diode,
- φ2: MHS et DHS commandés fermés, MLS et DLS commandés en diode,
- φ3: MHS et MLS commandés fermés, DHS et DLS commandés en diode,
- φ4: DLS et MLS commandés fermés, MHS et DHS commandés en diode,
- φ5: MHS et MLS commandés fermés, DHS et DLS commandés en diode,
- φ6: DHS et DLS commandés fermés, MHS et MLS commandés en diode.

Les interrupteurs sont dits être commandés en diode si les transistors sont commandés pour simuler un comportement de diode, de la façon qui sera expliquée plus loin.

On voit que les quatre interrupteurs sont commandés par le circuit logique programmable 40 par paires distinctes, chaque paire étant constituée de deux interrupteurs en série avec la bobine 5.

Les premières et dernières phases de l'alternance A1, ici φ1 et φ6, sont elles-mêmes décomposées en deux sous-phases M1 et M2 correspondant à deux modes de fonctionnement différents. Si le courant I dans la bobine 5 est supérieur en valeur absolue au seuil S, alors les interrupteurs sont commandés en diode comme on vient de le voir, en mode synchrone.

Sinon, le seuil S n'étant pas atteint par le courant I dans la bobine, les interrupteurs DHS et DLS ne sont plus commandés, les transistors concernés n'intervenant naturellement que par leur diode interne, en mode asynchrone.

Le franchissement du seuil S par le courant I ne peut être effectué sans un dispositif expliqué par la suite sous peine de court circuit de l'alimentation (phénomène connu sous l'appellation anglo-saxonne « cross- conduction » ).

En référence à la figure 5, lors de l'alternance suivante A2, les quatre interrupteurs 21, 31, 22, 32 sont commandés selon les N phases, ici six phases  $\phi$ 1' à  $\phi$ 6', symétriques des précédentes, successivement :

- φ1': DHS et DLS commandés fermés, MHS et MLS commandés en diode,
- φ2': DHS et MHS commandés fermés, DLS et MLS commandés en diode,
- φ3': DLS et DHS commandés fermés, MLS et MHS commandés en diode,
- φ4': DLS et MLS commandés fermés, MHS et DHS commandés en diode,
- φ5': DHS et DLS commandés fermés, MHS et MLS commandés en diode,
- φ6': MHS et MLS commandés fermés, DHS et DLS commandés en diode.

De la même façon que précédemment, les premières et dernières phases  $\phi$ 1' et  $\phi$ 6' de l'alternance sont décomposées en deux sous-phases M1'et M2' correspondant aux deux modes de fonctionnement synchrone et asynchrone du pont en H.

Les quatre interrupteurs 21, 22, 31, 32 sont donc commandés par le circuit logique programmable 40 par paires distinctes, chaque paire étant constituée de deux des

quatre interrupteurs, toujours choisis en série avec la bobine 5, et selon des alternances successives A1, A2 au cours desquelles le circuit logique programmable 40 commande alternativement toutes les paires soit pour alimenter la bobine en courant direct ou inverse, soit pour restituer l'énergie y emmagasinée.

Le circuit logique programmable 40 commande les transistors « en diode » de la façon suivante : à partir de l'information sur la valeur du courant I délivré par le capteur 45, il commande le blocage du transistor seulement si ce courant est dans un sens déterminé, le sens passant de la diode simulée, sinon il commande le transistor pour le fermer, c'est-à-dire le rendre passant mais en même temps établir un courant I dans la bobine à une valeur qui s'établirait conformément à la caractéristique de la diode simulée si elle agissait en redressement asynchrone.

Comme deux transistors d'une même liaison ne peuvent être rendus passant simultanément sans mettre l'alimentation 20 en court circuit, notamment lors du changement de mode durant les phases  $\phi 1$ ,  $\phi 6$ ,  $\phi 1$ ',  $\phi 6$ ' ci-dessus, le circuit logique programmable 40 est agencé pour éviter ce court circuit dit de cross- conduction en commandant les interrupteurs MHS et DLS concernés de façon décalée dans le temps d'une durée  $\Delta t$  comme montré sur la figure 6.

La durée  $\Delta t$  choisie est au moins égal au temps d'établissement des niveaux logiques dans les transistors de ces interrupteurs.

L'information  $\theta$  issue du capteur de position angulaire 42 du rotor et l'information M venant du calculateur moteur permettent au circuit logique programmable 40 de commander la machine synchrone polyphasée

- d'une part en mode moteur en optimisant le nombre N de phases φi nécessaires en fonction de la vitesse du rotor 1 et en déterminant le nombre n des transistors à rendre opérationnels dans chaque interrupteur de chaque pont en H 5 pour optimiser le rendement en fonction de la puissance à transmettre, ou
- d'autre part en mode générateur, y déterminant également le nombre n, en fonction de la recharge de l'alimentation continue 20 pour optimiser cette recharge.

Ainsi les nombres n de transistors opérationnels dans les liaisons sont choisis par le

circuit logique programmable 40 pour améliorer le rendement de la machine synchrone dans les deux modes de fonctionnement, moteur et générateur.

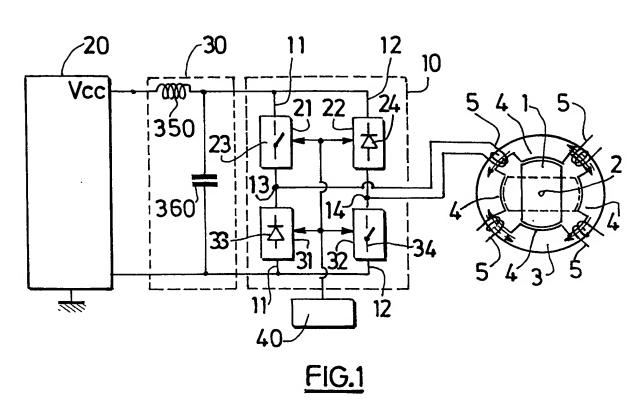
#### **REVENDICATIONS**

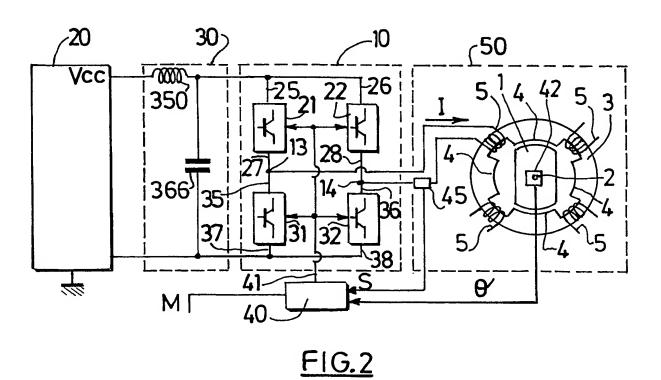
- 1. Dispositif (10) de redressement synchrone du type pont en H alimentant une bobine (5) d'une phase d'une machine synchrone, comportant quatre interrupteurs (21, 31, 22, 32) disposés sur les liaisons électriques (11, 12) de ce pont en H et destinés à être commandés par un circuit électronique (40), caractérisé par le fait que chaque interrupteur comporte au moins un transistor (T1) commandé en diode ou non par le circuit électronique (40) selon que l'intensité I du courant traversant la bobine dépasse ou non un seuil S prédéterminé.
- 2. Dispositif selon la revendication 1, dans lequel chaque interrupteur est constitué d'un certain nombre (n) de transistors (T1, ..., Tn) en parallèle, ledit nombre étant déterminé par la puissance à y dissiper.
- 3. Dispositif selon la revendication 2, dans lequel les nombres (n) de transistors opérationnels dans les interrupteurs sont choisis de 3 à 5.
- 4. Dispositif selon l'une des revendications 1 à 3, dans lequel les transistors (T1, ..., Tn) sont tous identiques.
- 5. Dispositif selon l'une des revendications 1 à 4, dans lequel les transistors sont des MOS.
- 6. Machine électrique synchrone polyphasée (10, 20, 30, 40, 50), avec par phase une bobine (5) alimentée, par une alimentation continue (20), sous le contrôle d'un dispositif (10) de redressement synchrone selon l'une des revendications 1 à 4, comportant quatre interrupteurs (21, 31, 22, 32) commandés par un circuit électronique (40), et caractérisée par le fait que le circuit électronique (40) est agencé pour commander les quatre interrupteurs (21, 31, 22, 32) par paires distinctes, chaque paire étant constituée de deux des quatre interrupteurs, toujours choisis en série avec la bobine (5), toutes les paires étant alternativement commandées (φ1, ..., φ6'; φ1, ..., φ6'), soit pour alimenter la bobine (5) en courant (I) direct (A1) ou inverse (A2), soit pour restituer l'énergie y emmagasinée.
- 7. Machine selon la revendication 6, dans laquelle, un capteur (45) de courant (1)

étant prévu sur le circuit de la bobine (5), le circuit électronique (40) est agencé pour commander une paire d'interrupteurs en mode synchrone (M2, M2') si le courant (I) dans la bobine (5) est supérieur en valeur absolue à un seuil (S) prédéterminé, sinon en mode asynchrone (M1, M1'), les transistors concernés n'intervenant alors que par leur diode interne, les deux autres interrupteurs étant commandés fermés.

- 8- Machine selon la revendication 7, dans laquelle le circuit électronique (40) de commande des interrupteurs est agencé pour décaler (Δt) les commandes desdits interrupteurs dans le temps lors du changement de mode (M1, M2; M1', M2') pour éviter la mise en court circuit de l'alimentation continue (20).
- 9- Machine selon l'une des revendications 6 à 8, comportant sur son rotor (1) un capteur de position angulaire (42) du rotor (1) relié au circuit électronique (40), caractérisée par le fait que le circuit électronique (40) est agencé pour commander la machine synchrone polyphasée en fonction de la position ( $\theta$ ) du rotor selon un mode moteur ou un mode générateur, conformément à une information d'utilisation ( $\theta$ ) délivrée par le calculateur moteur d'un véhicule automobile.

1/4





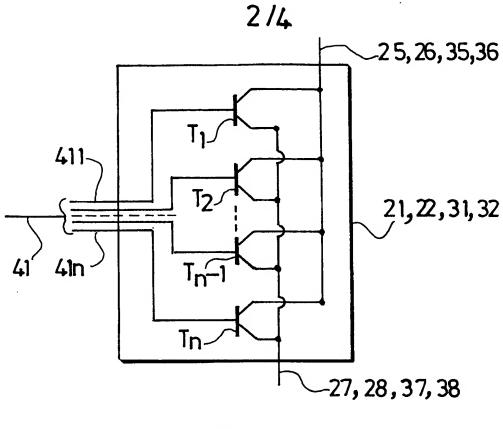
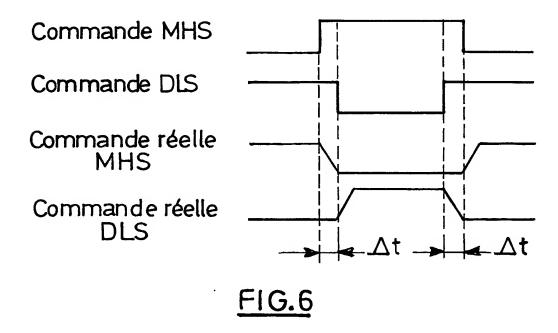
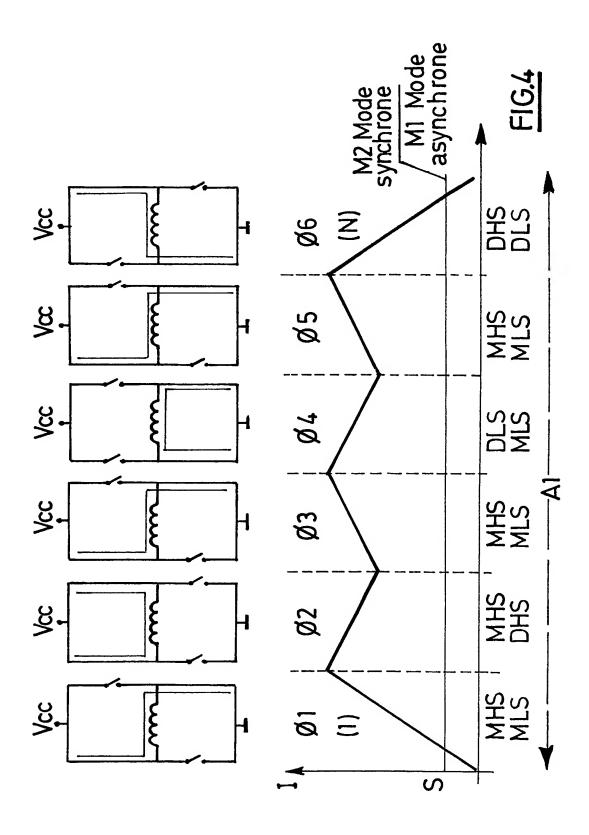
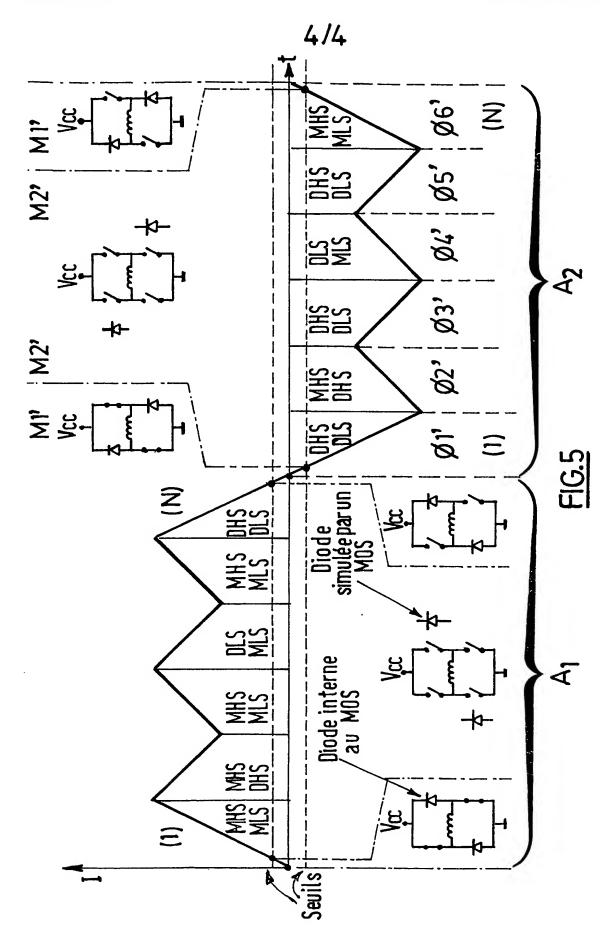


FIG.3







#### INTERNATIONAL SEARCH REPORT

Inte Application No PCT/FR2004/002407

A CLASSI			1, 1, 1, 1, 1, 1, 1, 1, 1, 1, 1, 1, 1, 1
IPC 7	FICATION OF SUBJECT MATTER H02P7/05		
According to	o international Patent Classification (IPC) or to both national classif	ication and IPC	
	SEARCHED		
IPC /	cumentation searched (classification system followed by classification H02P		
	lon searched other than minimum documentation to the extent tha		
	ata base consulted during the International search (name of data	pase and, where practical, sear	ch terms used)
	ternal, WPI Data, PAJ		
1	ENTS CONSIDERED TO BE RELEVANT		
Category °	Citation of document, with indication, where appropriate, of the	elevant passages	Relevant to claim No.
A	DE 43 14 290 A (KUCHENBECKER) 3 November 1994 (1994-11-03) column 2, line 15 - column 4, l figures 1-7	ine 59;	1,4-6
А	WO 95/24072 A (SUNSTRAND CORPORA 8 September 1995 (1995-09-08) page 8, line 9 - page 20, line ( 1-80		1-3,7,9
А	MACMINN S R ET AL: "Control of switched-reluctance aircraft end starter-generator over a very wirange" CH 2781-3/89/0000-0631 1989 IEEE 6 August 1989 (1989-08-06), page XP010089781 the whole document	gine ide speed	1,4-6,9
<u> </u>	ner documents are listed in the continuation of box C.	X Patent family memb	ers are listed in annex.
"A" docume consid "E" earlier of filing d "L" docume which citation other i	ant which may throw doubts on priority claim(s) or is cited to establish the publication date of another n or other special reason (as specified) ent referring to an oral disclosure, use, exhibition or	<ul> <li>"T" later document published after the International filing date or priority date and not in conflict with the application but cited to understand the principle or theory underlying the invention</li> <li>"X" document of particular relevance; the claimed invention cannot be considered novel or cannot be considered to involve an inventive step when the document is taken alone</li> <li>"Y" document of particular relevance; the claimed invention cannot be considered to involve an inventive step when the document is combined with one or more other such documents, such combination being obvious to a person skilled in the art.</li> <li>"&amp;" document member of the same patent family</li> </ul>	
	actual completion of the international search	Date of mailing of the int	
	8 February 2005	07/03/2005	
Name and r	nalling address of the ISA  European Patent Office, P.B. 5818 Patentlaan 2  NL - 2280 HV Rijswijk  Tel. (+31-70) 340-2040, Tx. 31 651 epo nl,  Fax: (+31-70) 340-3016	Authorized officer  Calarasanu	, P

## INTERNATIONAL SEARCH REPORT

information on patent family members

Intern Application No
PCT/FR2004/002407

Patent document cited in search report		Publication date		Patent family member(s)	Publication date
DE 4314290	Α	03-11-1994	DE	4314290 A1	03-11-1994
WO 9524072	Α	08-09-1995	US DE DE EP JP WO	6011377 A 69420976 D1 69420976 T2 0748534 A1 9509820 T 9524072 A1	04-01-2000 04-11-1999 27-04-2000 18-12-1996 30-09-1997 08-09-1995

Form PCT/ISA/210 (patent family annex) (January 2004)

## RAPPORT DE RECHERCHE INTERNATIONALE

Dem rnationale No PCT/FR2004/002407

A 01 400=		1,0,,,,,,,,,,,,,,,,,,,,,,,,,,,,,,,,,,,,				
CIB 7	MENT DE L'OBJET DE LA DEMANDE H02P7/05					
Selon la cla	ssification internationale des brevets (CIB) ou à la fois seion la classific	ation nationale et la CIB				
B. DOMAIN	NES SUR LESQUELS LA RECHERCHE A PORTE					
Documentati	tion minimale consultée (système de classification suivi des symboles d H02P	le classement)				
Documentat	tion consultée autre que la documentation minimale dans la mesure où	ces documents relèvent des domaines s	ur lesquels a porté la recherche			
Base de dor	nnées électronique consultée au cours de la recherche internationale (r	nom de la base de données, et si réalisat	ole, termes de recherche utilisés)			
EPO-In	ternal, WPI Data, PAJ					
С. ДОСИМ	ENTS CONSIDERES COMME PERTINENTS					
Catégorie °	Identification des documents cités, avec, le cas échéant, l'indication d	des passages pertinents	no. des revendications visées			
A	DE 43 14 290 A (KUCHENBECKER) 3 novembre 1994 (1994-11-03)		1,4-6			
	colonne 2, ligne 15 - colonne 4, 1 figures 1-7	igne 59;				
Α	WO 95/24072 A (SUNSTRAND CORPORATI 8 septembre 1995 (1995-09-08)	ON)	1-3,7,9			
	page 8, ligne 9 - page 20, ligne 6 figures 1-80	· ·				
A	MACMINN S R ET AL: "Control of a switched-reluctance aircraft engin	ie	1,4-6,9			
	starter-generator over a very wide range"	speed				
	CH 2781-3/89/0000-0631 1989 IEEE,					
	6 août 1989 (1989-08-06), pages 63 XP010089781	31-638,				
	le document en entier					
<u> </u>						
		X Les documents de familles de bre	evets sont indiqués en annexe			
	s spéciales de documents cités:	document ultérieur publié après la date	e de dépôt international ou la			
*A* document définissant l'état général de la technique, non considéré comme particulièrement pertinent date de priorité et n'apparlenenant pas à l'étal de la technique pertinent, mals cilé pour comprendre le principe ou la théorie constituant la base de l'invention						
ou apr		C document particulièrement pertinent P	invention revendiquée ne neut			
"L' document pouvant jeter un doute sur une revendication de priorité ou cité pour déterminer la date de publication d'une autre citation ou pour une raison spéciale (telle qu'indiquée)  dètre considérée comme nouvelle ou comme impliquant une activité inventive par rapport au document considéré isolément document particulièrement pertinent; l'invention revendiquée						
O' document se référant à une divulgation orale, à un usage, à lorsque le document est associé à un ou niviseure autres						
une exposition ou tous autres moyens  "P" document publié avant la date de dépôt international, mais postérieurement à la date de priorité revendiquée  "A" document qui fait partie de la même famille de brevets						
Date à laqu	mille de brevets le recherche internationale					
	8 février 2005	07/03/2005				
Nom et adre	esse postale de l'administration chargée de la recherche internationale Office Européen des Brevets, P.B. 5818 Patentiaan 2	Fonctionnaire autorisé				
NL - 2260 HV Rijswijk						
	Fax: (+31-70) 340-3016	Calarasanu, P				

# RAPPORT DE RECHERCHE INTERNATIONALE

menseignements relatifs aux membres de familles de prevets

Dem :rnationale No PCT/FR2004/002407

Document brevet cité au rapport de recherche		Date de publication	,	Membre(s) de la famille de brevet(s)	Date de publication
DE 4314290	Α	03-11-1994	DE	4314290 A1	03-11-1994
WO 9524072	Α	08-09-1995	US DE DE EP JP WO	6011377 A 69420976 D1 69420976 T2 0748534 A1 9509820 T 9524072 A1	04-01-2000 04-11-1999 27-04-2000 18-12-1996 30-09-1997 08-09-1995